**ВОПРОС 18**

Назначение выходов процессора i8086

AD0-AD15 — совмещенная шина адреса и данных

A16-A19 — старшие разряды шины адреса

BHE — для разрешения подключения старшего банка памяти (16-ти разрядный или 8-ми) (этот выход оперирует процессор 8 или 16 разрядными данными. Процессор определяет, нужно ли подключать старший банк)

RD — чтение из памяти или внешнего устройства (0 - процессор читает)

WR — запись в порт внешнего устройства или в память (0 - признак операции записи)

DT/R — 1 - передача данных, 0 - прием

INTA — для подтверждения обработки запроса на прерывание (вход, маскируемые разрешены -> подтверждения прерывания. 0 - разрешно)

HLDA — выход подтверждения запроса на прямой доступ к памяти

DEN — по совмещенной шине передаются данные (1 - передаётся адрес, 0 - передаются данные)

ALE — при выставлении адреса на шину формируется стробирующий импульс (по мере готовности, появляется соответствующий сигнал)

M/IO — разделение адресных пространств памяти и внешних устройств (1 - обращается к памяти, 0 - внеш.устройств)